

Planificação Modular

CURSO: Técnico de Gestão de Equipamentos Informáticos

ANO LETIVO: 23/24

Disciplina: SDAC – Sistemas Digitais e Arquitetura de Computadores

Ano: 1º

Turma: PTGEI

Módulo: 4 – Circuitos Sequenciais

UFCD: -----

| Conteúdos | Objetivos | Atividades/Estratégias | Recursos | Tempos (50') | Instrumentos de avaliação |
|---|--|--|--|--------------|--|
| <ul style="list-style-type: none"> Noção de circuitos sequenciais. Noção de célula de memória ou flip-flop. Vários de tipos de flip-flops: S-R, D latch, D edge-triggered, J-K, e T. Noção de diagrama temporal, para que serve e como se lê. Entradas preset / clear ou set / reset. Sinais síncronos e assíncronos. Funcionalidade de circuitos contadores simples. Noção de registo. | <ul style="list-style-type: none"> Adquirir a noção de circuito sequencial. Adquirir a noção de célula de memória ou flip-flop. Conhecer os vários tipos de flip-flops. Adquirir a noção de diagrama temporal. Adquirir a noção de contador conhecendo os seus sinais típicos. Adquirir a noção de Shift Register conhecendo os seus sinais típicos. Conhecer a noção de registo e seus sinais típicos. | Exposição oral Exemplos práticos Resolução de exercícios | Internet (pesquisa de informação) Projetor de vídeo Quadro/QIM PowerPoint Software Hardware | 42 | Ficha de trabalho Grelha de observação Teste |